

الاختصاص : هندسة حواسيب السنة: الأولى الفصل : الثاني عدد الساعات : 4 نظري + 2 عملي
اسم المقرر: بنية حاسب (1):

Memories	ربط الذاكر بشكل مفصل
(Virtual Computer structure)	بنية حاسب افتراضي
Registers	أنواع المسجلات
Arithmetic Logic Unit	وحدة الحساب والمنطق
Control Unit	وحدة التحكم
(Interrupts)	مفهوم المقاطعات
(Assembly Instructions)	توضيح مفهوم الاسمبلي من خلال هذا المعالج